
LABORATORIO DI ARCHITETTURA DEI CALCOLATORI

lezione n° 6

Prof. Rosario Cerbone

rosario.cerbone@uniparthenope.it

<http://digilander.libero.it/rosario.cerbone>

a.a. 2007-2008

Esercizio 1

- Progettare un circuito a quattro ingressi e cinque uscite di cui quattro siano uguali agli ingressi e la quinta rappresenti il bit di parità pari degli ingressi.
 - Eseguire la minimizzazione e disegnare il circuito risultante.
-

Esercizio 2

- Le cinque uscite dell'esercizio 1 sono gli ingressi di una rete ad una uscita.
- Progettare il circuito in modo tale che l'uscita sia alta se è verificata la parità degli ingressi.
- Eseguire la minimizzazione e disegnare il circuito risultante.